

Conditions d'examen

Date d'examen : Jeudi 30.01.2025 de 15h15 à 18h15 (salles CE11, CE1106, CE13). Vous serez annoncé quelques jours avant sur votre distribution en salles

Matériel autorisé : Polycopié « circuits et systèmes électroniques » et copies des transparents du cours mis à disposition sur la plate-forme Moodle. Aucun autre document n'est accepté. Les étudiants étrangers peuvent apporter un dictionnaire, si nécessaire.

- Il est fortement conseillé d'annoter votre polycopié durant la révision, vos notes vous seront utiles et disponibles le jour de l'examen.
- Vos réponses devront être écrites sur les feuilles de données distribuées le jour de l'examen et qui seront ramassées à la fin de l'examen.
- Prévoyez des feuilles de brouillons vierges qui ne seront pas collectées
- Prévoyez une calculatrice en état de marche.

Matières de l'examen (voir polycopiés, seuls les chapitres enseignés en classe et les transparents du cours sont concernés) :

- Les amplificateurs à un transistor.
- L'amplificateur différentiel
- La réaction négative
- La boucle à verrouillage de phase
 - Etude générale de la PLL (fonction de transfert, comportement dynamique)
 - Blocs fonctionnels de la PLL
 - Applications de la PLL : **Synthèse de fréquence**
- Conversion analogique/numérique et numérique/analogique sans le paragraphe 3.7 (**convertisseurs A/N Sigma-Delta- ne fait pas partie de l'examen**).

L'examen consiste en trois exercices couvrant la matière enseignée.